

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2003 年7 月17 日 (17.07.2003)

PCT

(10) 国際公開番号 WO 03/058593 A1

(MORI,Yukio) [JP/JP]; 〒570-8677 大阪府 守口市 京阪 本通2丁目5番5号 三洋電機株式会社内 Osaka (JP).

棚瀬 晋 (TANASE,Susumu) [JP/JP]; 〒570-8677 大阪 府 守口市 京阪本通2丁目5番5号 三洋電機株式

会社内 Osaka (JP). 山下 敦弘 (YAMASHITA,Atsuhiro) [JP/JP]: 〒570-8677 大阪府 守口市 京阪本通2丁

目 5 番 5 号 三洋電機株式会社内 Osaka (JP). 井上 益孝 (INOUE,Masutaka) [JP/JP]; 〒 570-8677 大阪

府 守口市 京阪本通2丁目5番5号 三洋電機株式 会社内 Osaka (JP). 木下 茂雄 (KINOSHITA,Shigeo)

[JP/JP]; 〒570-8677 大阪府 守口市 京阪本通2丁目

5番5号三洋電機株式会社内 Osaka (JP). 村田 治彦

(MURATA, Haruhiko) [JP/JP]; 〒570-8677 大阪府 守口市 京阪本通2丁目5番5号三洋電機株式会社内

(51) 国際特許分類7:

ı C

G09G 3/30, 3/20

(21) 国際出願番号:

PCT/JP02/13728

(22) 国際出願日:

2002年12月26日(26.12.2002)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ: 特願 2001-400238

特願2002-91796

2001年12月28日(28.12.2001) JP 2002年3月28日(28.03.2002) JP

(71) 出願人 (米国を除く全ての指定国について): 三洋電機株式会社 (SANYO ELECTRIC CO., LTD.) [JP/JP];

〒570-8677 大阪府 守口市 京阪本通2丁目5番5号 Osaka (JP). (74) 代理人: 香山 秀幸 (KAYAMA,Hideyuki); 〒533-0033 大阪府 大阪市 東淀川区東中島一丁目 1 8 番 2 7 号 新大阪丸ビル新館 9 階 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 森 幸夫

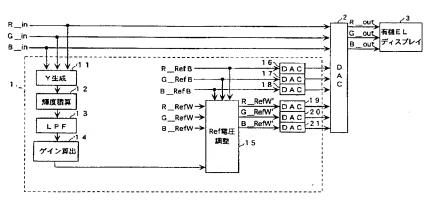
(81) 指定国 (国内): CN, US.

Osaka (JP).

/続葉有/

(54) Title: ORGANIC EL DISPLAY LUMINANCE CONTROL METHOD AND LUMINANCE CONTROL CIRCUIT

(54)発明の名称:有機ELディスプレイの輝度制御方法および輝度制御回路



- 11...Y GENERATION
- 12...LUMINANCE ACCUMULATION
- 14...GAIN CALCULATION
- 15...REF VOLTAGE ADJUSTMENT
- 3...ORGANIC EL DISPLAY

(57) Abstract: An organic EL display luminance control method includes step 1 of calculating a luminance accumulation value for each screen according to a video input signal and step 2 of controlling the amplitude of the video input signal according to the luminance accumulation value calculated in step 1 and supplying the video signal after amplitude control to an organic EL display. According to another aspect of the invention, there is provided a cellular telephone having the organic EL display in which camera exposure control information is used to judge the brightness around and control the display luminance of the organic EL display. According to still another aspect of the invention, there is provided a cellular telephone having the organic EL display in which the direction of the display screen of the organic EL display is used to judge the brightness around and control the display luminance of the organic EL display.

[続葉有]



(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, SI, SK, TR).

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

(57) 要約:

本発明では、有機ELディスプレイの輝度制御方法において、映像入力信号に基づいて1画面毎に輝度積算値を算出する第1ステップ、および第1ステップによって算出された輝度積算値に基づいて映像入力信号の振幅を制御し、振幅制御後の映像信号を有機ELディスプレイに供給する第2ステップを備えている。

また、本発明の別発明では、有機ELディスプレイを備えた携帯型電話機において、カメラの露光制御情報に基づいて、周辺の明るさを判定し有機ELディスプレイの表示輝度を制御する。

さらに、他の別発明では、有機ELディスプレイを備えた携帯型電話機において、有機ELディスプレイの表示面の向きに基づいて、周辺の明るさを判定し有機ELディスプレイの表示輝度を制御する。

WO 03/058593 PCT/JP02/13728

明 細 書

有機ELディスプレイの輝度制御方法および輝度制御回路

5 <技術分野>

この発明は、有機エレクトロルミッネッセンス(有機EL)ディスプレイの輝度制御方法、輝度制御回路および有機ELディスプレイを備えた携帯型電話機に関する。

10 < 背景技術 >

15

20

有機ELディスプレイには、単純マトリクス構造のパッシブ型と、TFTを用いるアクティブ型とがある。

図1は、アクティブ型の有機ELディスプレイの基本画素構成を示している。 アクティブ型の有機ELディスプレイの1画素分の回路は、スイッチング用T FT101と、コンデンサ102と、駆動用TFT103と、有機EL素子10 4とから構成されている。

スイッチング用TFT101のドレインには、表示信号ライン111を介して表示信号 Data(Vin)が印加される。スイッチング用TFT101のベースには、選択信号ライン112を介して選択信号 SCANが印加される。スイッチング用TFT101のソースは、駆動用TFT103のベースに接続されているとともに、コンデンサ102を介して接地されている。

駆動用TFT103のドレインには、電源ライン113を介して駆動電源電圧 Vdd が印加されている。駆動用TFT103のソースは、有機EL素子104の 陽極に接続されている。有機EL素子104の陰極は接地されている。

25 スイッチング用TFT101は、選択信号 SCAN によってオンオフ制御される。 コンデンサ102は、スイッチング用TFT101がオンのときに、スイッチン グ用TFT101を介して供給される表示信号 Data(Vin) によって充電される。 そして、スイッチング用TFT101がオフのときには、充電電圧を保持する。 駆動用TFT103は、そのベースに加えられるコンデンサ102の保持電圧に 応じた電流を有機EL素子104に供給する。

図2は、図1に示す基本画素構成において、表示信号 Data(Vin) と有機EL 素子104の発光輝度(駆動電流)との関係を示している。

図2において、RefW は入力信号の白レベルに対する発光輝度を規定するための白側リファレンス電圧を、RefB は入力信号の黒レベルに対する発光輝度を規定するための黒側リファレンス電圧を、それぞれ示している。

ところで、上記のようなアクティブ型の有機ELディスプレイでは、画面全体 10 が明るい画像では、有機EL素子104に大きな電流が流れる。有機EL素子1 04に大きな電流が流れると、消費電力が多くなる。また、有機EL素子104 に大きな電流が継続して流れると、その性能の劣化を早める。

そこで、有機EL素子104の陰極に流れ込む電流を検出し、検出した電流値に応じて、有機EL素子104の電源電圧Vddを制御することにより、たとえば画面全体が明るい場合には電源電圧を下げて駆動電流を低減させる技術が開発されている(特開2000-267628号公報参照)。

上記従来技術による電源電圧制御は、検出した電流値に応じて有機EL素子104の電源電圧Vdd を制御するフィードバック制御である。フィードバック制御の場合、映像の明るさが急激に変化した時など、過制御が発生しやすく、その際に短い周期で輝度が変動するといったいわゆるハンチングが生じてしまう。

この発明は、省電力化が図れるとともに有機EL素子の性能劣化を抑えることができ、しかもハンチングの発生を防止できる有機ELディスプレイの輝度制御 方法および輝度制御回路を提供することを目的とする。

この発明は、周辺の明るさに応じて有機ELディスプレイの表示輝度を変化さ 25 せることができる携帯型電話機を提供することを目的とする。

この発明は、携帯型電話機の向きに応じて有機ELディスプレイの表示輝度を 変化させることができる携帯型電話機を提供することを目的とする。

15

<発明の開示>

5

15

この発明による有機ELディスプレイの輝度制御方法は、映像入力信号に基づいて1画面毎に輝度積算値を算出する第1ステップ、および第1ステップによって算出された輝度積算値に基づいて映像入力信号の振幅を制御し、振幅制御後の映像信号を有機ELディスプレイに供給する第2ステップを備えていることを特徴とする。

第2ステップは、第1ステップによって算出された輝度積算値が大きいときに 映像入力信号の振幅が小さくなるように、映像入力信号の振幅を制御する。

映像入力信号がデジタルの映像信号である場合には、第2ステップは、デジタ 10 ルの映像入力信号をアナログの映像信号に変換するためのDA変換器に供給され るリファレンス電圧を、第1ステップによって算出された輝度積算値に基づいて 制御することにより、映像入力信号の振幅を制御する。

DA変換器に供給されるリファレンス電圧には、入力信号の黒レベルに対する 発光輝度を規定するための黒側リファレンス電圧と入力信号の白レベルに対する 発光輝度を規定するための白側リファレンス電圧とがあり、第2ステップは、白 側リファレンス電圧を、第1ステップによって算出された輝度積算値に基づいて 制御する。

この発明による有機ELディスプレイの輝度制御回路は、所与のリファレンス電圧によって規定される入出力特性に基づいて、デジタル映像入力信号をアナログの映像出力信号に変換して、有機ELディスプレイに供給するDA変換器と、デジタル映像入力信号に基づいて、DA変換器に供給されるリファレンス電圧を制御するリファレンス電圧制御回路とを備えており、リファレンス電圧制御回路は、デジタル映像入力信号に基づいて1画面毎に輝度積算値を算出する輝度積算値算出回路と、輝度積算値算出回路によって算出された輝度積算値に基づいて、

25 DA変換器に供給されるリファレンス電圧を制御する電圧調整回路とを備えていることを特徴とする。

DA変換器に供給されるリファレンス電圧には、入力信号の黒レベルに対する

発光輝度を規定するための黒側リファレンス電圧と、入力信号の白レベルに対する発光輝度を規定するための白側リファレンス電圧とがあり、電圧調整回路は輝度積算値算出回路によって算出された輝度積算値に基づいて、白側リファレンス電圧を制御する。

5 電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値が大きい ときに、入力信号の白レベルに対する発光輝度が低くなるように、白側リファレ ンス電圧を制御する。

電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値に基づいて、白側リファレンス電圧を制御するためのゲインを算出するゲイン算出回路、

10 ゲイン算出回路によって算出されたゲインに基づいて、白側リファレンス電圧を 制御する制御回路を備えている。

ゲイン算出回路は、入力される輝度積算値が所定値以下である場合には出力ゲインを一定値とし、入力される輝度積算値が所定値を越える場合には入力される輝度積算値が大きいほど出力ゲインを小さくさせる入出力特性を有しており、制御回路はゲインが小さいほど入力信号の白レベルに対する発光輝度が低くなるように、白側リファレンス電圧を制御するものである。

電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値に基づいて、白側リファレンス電圧を制御するための第1のゲインを算出するゲイン算出回路、ゲイン算出回路によって算出されたゲインに外部から与えられる第2のゲインを乗算する乗算回路および乗算回路の乗算結果である第3のゲインに基づいて、白側リファレンス電圧を制御する制御回路を備えている。

ゲイン算出回路は、入力される輝度積算値が所定値以下である場合には出力ゲインを一定値とし、入力される輝度積算値が所定値を越える場合には入力される輝度積算値が大きいほど出力ゲインを小さくさせる入出力特性を有しており、制御回路は第3のゲインが小さいほど入力信号の白レベルに対する発光輝度が低くなるように、白側リファレンス電圧を制御するものである。

この発明による第1の携帯型電話機は、自動露光制御機能を有するカメラと有

15

20

機ELディスプレイを備えた携帯型電話機において、カメラの露光制御情報に基づいて、周辺の明るさを判定する判定手段、判定手段によって判定された周辺の明るさに基づいて、有機ELディスプレイの表示輝度を制御する表示輝度制御手段を備えていることを特徴とする。

5 表示輝度制御手段は、判定手段によって判定された周辺の明るさが暗い場合に は有機ELディスプレイの表示輝度が低くなり、判定手段によって判定された周 辺の明るさが明るい場合には有機ELディスプレイの表示輝度が高くなるように、 有機ELディスプレイの表示輝度を制御するものである。

カメラの露光制御情報は、露光時間情報およびAGCゲイン情報のうちから選 10 択された1つである。

この発明による第2の携帯型電話機は、有機ELディスプレイを備えた携帯型電話機において、有機ELディスプレイの表示面の向きを検出する検出手段、検出手段によって検出された有機ELディスプレイの表示面の向きに基づいて、有機ELディスプレイの表示輝度を制御する表示輝度制御手段を備えていることを特徴とする。

表示輝度制御手段は、有機ELディスプレイの表示面の向きが上向きである場合には有機ELディスプレイの表示輝度が高くなり、有機ELディスプレイの表示面の向きが下向きである場合には有機ELディスプレイの表示輝度が低くなるように、有機ELディスプレイの表示輝度を制御するものである。

20

15

<図面の簡単な説明>

図1は、アクティブ型の有機ELディスプレイの基本画素構成を示す回路図である。

図2は、図1に示す基本画素構成において、表示信号 Data(Vin) と有機EL 25 素子の発光輝度 (駆動電流) との関係を示すグラフである。

図3は、この発明の第1の実施の形態である有機ELディスプレイの輝度制御 回路の構成を示している。

- 図4は、ゲイン算出回路14の入出力特性の例を示すグラフである。
- 図5は、Rに対するリファレンス電圧調整回路を示す回路図である。
- 図6は、DAC2の入出力特性を示すグラフである。
- 図7は、この発明の第2の実施の形態である有機ELディスプレイの輝度制御 5 回路の構成を示している。
 - 図8は、各ゲイン補正回路61、62、63の入出力特性の設定例を示すグラフである。
 - 図9は、この発明の第3の実施の形態である携帯型電話機の概略構成を示すブロック図である。
- 10 図10は、図9のタイミング制御IC213内に設けられた輝度制御回路の構成と、画面全体の輝度を制御するためのMPU209およびその周辺機器とを示すブロック図である。
 - 図11は、この発明の第4の実施の形態である携帯型電話機の概略構成を示すブロック図である。
- 15 図12は、図11のタイミング制御IC213内に設けられた輝度制御回路の構成と、画面全体の輝度を制御するためのMPU209およびその周辺機器とを示すブロック図である。

<発明を実施するための最良の形態>

- 20 以下、図3~図10を参照して、この発明の実施の形態について説明する。
 - 〔1〕第1の実施の形態の説明

図3は、この発明の第1の実施の形態である有機ELディスプレイの輝度制御 回路の構成を示している。

有機ELディスプレイの輝度制御回路は、リファレンス電圧制御回路1とDA 25 C2とを備えている。デジタル映像入力信号R_in, G_in, B_in は、リファレンス電圧制御回路1に送られるとともに、DAC2に送られる。リファレンス電圧制御回路1は、DAC2に供給されるリファレンス電圧を制御する。DA

C 2 に供給されるリファレンス電圧には、R,G,B それぞれについて、黒側リファレンス電圧 R __RefB, G __RefB, B __RefB(これらを総称するときには RefB と記載する)と、白側リファレンス電圧 R __RefW, G __RefW, B __RefW(これらを総称するときには RefW と記載する)とがある。

5 黒側リファレンス電圧 RefB とは、入力信号の黒レベルに対する発光輝度を規定するための基準電圧であり、この実施の形態では、固定されている。白側リファレンス電圧 RefW とは、入力信号の白レベルに対する発光輝度を規定するための基準電圧であり、この実施の形態では、リファレンス電圧制御回路1によって制御される。

DAC 2 は、リファレンス電圧制御回路 1 から供給される黒側リファレンス電 E RefB と白側リファレンス電圧 RefW'とによって規定される入出力特性に基づいて、デジタル映像入力信号 R __in, G __in, B __inをアナログ映像出力信号 R __out, G __out, B __out に変換する。DAC 2 によって得られるアナログ映像出力信号 R __out, G __out, B __out は、有機E Lディスプレイ 3 に供給される。このアナログ映像出力信号 R __out, G __out, B __out は、図1の表示信号 Data(Vin)に相当する。

リファレンス電圧制御回路1は、輝度信号生成回路(Y生成回路)11、輝度 積算回路12、LPF13、ゲイン算出回路14、リファレンス電圧調整回路 (Ref 電圧調整回路) 15および複数のDAC16~21を備えている。

20 輝度信号生成回路11は、デジタル映像入力信号 R __in, G __in, B __in に基づいて、輝度信号 Y を生成する。輝度積算回路12は、輝度信号生成回路11によって生成された輝度信号に基づいて、1フレーム毎に輝度積算値を算出する。 L P F 13は、輝度積算回路12によって算出された1フレーム単位の輝度積算値を時間方向に平滑化する。このL P F 13は、急峻な明るさの変化に対して、 後述するゲイン Gain をゆっくり変化させるために設けられているが、省略してもよい。

ゲイン算出回路14は、LPF13から得られる1フレーム毎の輝度積算値の

大きさに応じて、白側リファレンス電圧 RefW を制御するためのゲイン Gain を算出する。図4 (a) および図4 (b) は、それぞれゲイン算出回路 14 の入出力特性、つまり、1 フレーム単位の輝度積算値に対するゲインの特性の例を示している。

5 図4 (a) の特性では、1フレーム単位の輝度積算値が0~aまではゲインは 1.00となり、1フレーム単位の輝度積算値がaを越えるとゲインは徐々に低下している。図4 (b) の特性では、1フレーム単位の輝度積算値が0~bまではゲインは1.00となり、1フレーム単位の輝度積算値がb~cまではゲインは緩やかに低下し、1フレーム単位の輝度積算値がcを越えるとゲインはやや急 激に低下している。

リファレンス電圧調整回路 1 5 は、R, G, P 毎に予め設定された黒側リファレンス電圧(以下、基準黒側リファレンス電圧という)R_RefB, G __RefB, B __RefB と、R, G, B 毎に予め設定された白側リファレンス電圧(以下、基準白側リファレンス電圧という)R_RefW, G __RefW, B __RefW と、ゲイン算出回路 1 4 によって算出されたゲイン Gain とに基づいて、R, G, B 毎の調整後の白側リファレンス電圧 R_RefW', G__RefW', B__RefW' を生成する。

各基準黒側リファレンス電圧 R __RefB, G __RefB, B __RefB および各基準 白側リファレンス電圧 R __RefW, G __RefW, B __RefW は、デジタル信号として 与えられている。

20 リファレンス電圧調整回路 1 5 は、R,G,B それぞれに対するリファレンス電圧 調整回路を含んでいるが、それぞれの構成は同じであるので、ここでは、R に対 するリファレンス電圧調整回路について説明する。

図5は、R に対するリファレンス電圧調整回路を示している。

このリファレンス電圧調整回路は、減算器 3 1 、乗算器 3 2 および減算器 3 3 2 を備えている。

減算器31は、R に対する基準黒側リファレンス電圧 R __RefB と、R に対する基準白側リファレンス電圧 R __RefW との差 (R __RefB-R __RefW) を演算す

る。乗算器 3 2 は、減算器 3 1 の出力(R __RefB-R __RefW)にゲイン Gain を乗算する。減算器 3 3 は、基準黒側リファレンス電圧 R __RefB から乗算器 3 2 の出力(Gain × (R __RefB-R __RefW))を減算することにより、調整後の白側リファレンス電圧 R __RefW'を算出する。

5 ゲイン Gain が 1.00である場合には、調整後の白側リファレンス電圧 R _ RefW'は、基準白側リファレンス電圧 R _ RefW と等しくなる。そして、ゲイン Gain が小さくなるほど、つまり、1フレーム単位の輝度積算値が大きくなるほど、調整後の白側リファレンス電圧 R _ RefW'が大きくなり、基準黒側リファレンス電圧 R _ RefB 側に近づく。つまり、1フレーム単位の輝度積算値が大き くなるほど、入力信号の白レベルに対する有機 E L 素子の発光輝度(駆動電流)が低下する。

各基準黒側リファレンス電圧 R __RefB, G __RefB, B __RefB は、それぞれ DAC16、17、18によってアナログ信号に変換されて、DAC2に供給される。各調整後の白側リファレンス電圧 R __RefW', G__RefW', B__RefW' は、 それぞれDAC19、20、21によってアナログ信号に変換されて、DAC2に供給される。

図6は、DAC2の入出力特性を示している。

図6において、RefW'1は、輝度積算値が小さい場合(暗い映像である場合)にDAC2に供給される白側リファレンス電圧(=基準白側リファレンス電圧R efW)を示している。RefW'3は、輝度積算値が大きい場合(明るい映像である場合)にDAC2に供給される白側リファレンス電圧を示している。RefW'2は、輝度積算値が中間値である場合(中間の明るさの映像である場合)にDAC2に供給される白側リファレンス電圧を示している。

DAC2に供給される白側リファレンス電圧が RefW'1である場合には、D 25 AC2の入出力特性は、直線L1で示される特性となる。この場合に、黒レベル から白レベルまで変化する入力信号をDAC2に周期的に入力すると、曲線S1 に示すような出力波形が得られる。

DAC2に供給される白側リファレンス電圧がRefW'3である場合には、DAC2の入出力特性は、直線L3で示される特性となる。この場合に、黒レベルから白レベルまで変化する入力信号をDAC2に周期的に入力すると、曲線S3に示すような出力波形が得られる。

5 DAC2に供給される白側リファレンス電圧が RefW'2である場合には、DAC2の入出力特性は、直線L2で示される特性となる。この場合に、黒レベルから白レベルまで変化する入力信号をDAC2に周期的に入力すると、曲線S2に示すような出力波形が得られる。

つまり、白側リファレンス電圧をフレーム単位の輝度積算値に応じて制御する 10 ことにより、DAC2の出力信号の振幅が制御されていることがわかる。

上記実施の形態では、入力映像が明るい映像である場合には、映像入力信号 (表示信号)の振幅を小さくするようにし、これにより有機EL素子の駆動電流 を低減させている。DA変換時のリファレンス電圧を制御することによって、映像入力信号の振幅を制御しているので、階調は低下しない。

- 15 また、映像入力信号(表示信号)の振幅制御は、フィードフォワード制御によって行われているので、ハンチングも発生しない。
 - [2] 第2の実施の形態の説明

図7は、この発明の第2の実施の形態である有機ELディスプレイの輝度制御 回路の構成を示している。図7において、図3と同じものには、同じ符号を付し てその説明を省略する。

第2の実施の形態における有機ELディスプレイの輝度制御回路は、第1の実施の形態における有機ELディスプレイの輝度制御回路と次の点で異なっている。

- (1) リファレンス電圧制御回路1内に、外部から画面全体の輝度を制御するための乗算器41が設けられていること。
- 25 (2) リファレンス電圧制御回路1内に、ホワイトバランス調整を可能とする乗 算器51、52、53が設けられていること。
 - (3) R, G, B毎に表示信号に対する発光輝度の特性が異なるため、リファレ

ンス電圧制御回路 1 内に、R, G, B 毎にゲイン Gain を補正するためのゲイン 補正回路 6 1、6 2、6 3 が設けられていること。

以下、これらの相違点について、さらに詳しく説明する。

ゲイン算出回路14によって算出されたゲイン Gain は、乗算器41に入力する。乗算器41には、外部から画面全体の輝度を制御するための全体輝度制御信号 W__Gain が与えられる。乗算器41に与えられる信号 W__Gain を制御することによって、たとえば、ディスプレイを明るい場所で使用する場合に画面を明るくしたり、一定時間経過後に画面を暗くしたりすることが可能となる。

乗算器41の出力は、乗算器51、52、53それぞれに与えられる。これらの乗算器51、52、53には、それぞれR, G, B個別に任意のゲインR_G ain, G_Gain, B_Gain が与えられる。乗算器51、52、53にそれぞれ与えられるゲインR_Gain, G_Gain, B_Gain を個別に制御することができるので、ホワイトバランス調整が可能となる。

各乗算器 5 1、5 2、5 3 の出力は、それぞれ対応するゲイン補正回路 6 1、15 6 2、6 3 に送られる。各ゲイン補正回路 6 1、6 2、6 3 は、たとえば、図 8 の直線 K 1、K 2 のように、入出力特性を設定することにより、入力されたゲインを補正する。

リファレンス電圧調整回路15においては、R, G, B毎に対応するゲイン補正回路61、62、63から与えられるゲインを用いて、R, G, B毎に白側リファレンス電圧を調整する。

[3] 第3の実施の形態の説明

図9は、携帯型電話機の概略構成を示している。

MPU209は、携帯型電話機の全体的な制御を行う。アンテナ201は、電波を送受信する。送受信部202は、電波を受信し、受信内容をMPU209に 伝達する。また、送受信部202は、MPU209から出力される送信信号を電波に乗せて発信する。

マイク203は、音声信号をMPU209に送る。スピーカ204は、MPU

20

5

10

15

209から出力される音声信号を音声として出力する。第1カメラ205は、有機ELディスプレイ214が設けられている携帯型電話機本体の前面に取り付けられたカメラであり、撮像した映像をMPU209に送る。第2カメラ206は、携帯型電話機本体の背面に取り付けられたカメラであり、撮像した映像をMPU209に送る。撮像モード時には、通常モード時の表示映像に代わって、カメラ205または206によって撮像された映像が有機ELディスプレイ214に表示される。

操作部208は、携帯型電話機本体に設けられており、図10に示すように、 各種ボタン221、各種スイッチ222を含んでいる。タイマ211は、後述す るように輝度制御のために用いられる。

フラッシュメモリ210には、電源オフ時においても保存すべきデータが格納 される。グラフックスメモリ212には、ディスプレイに表示する画像データが 格納される。MPU209から出力される画像データと書き込み制御信号に基づいて、グラフックスメモリ212の所定のアドレスに画像データが書き込まれる。また、グラフックスメモリ212からは、有機ELディスプレイ214の表示周

タイミング制御IC213は、有機ELディスプレイ214に画像データと、 駆動信号を供給し、有機ELディスプレイ214に映像を表示させる。タイミン グ制御IC213は、輝度制御回路を含んでいる。

期にあわせて、対応画素の画素データが走査タイミングに合わせて出力される。

20 図10は、タイミング制御IC213内に設けられた輝度制御回路の構成と、 画面全体の輝度を制御するためのMPU209およびその周辺機器とを示している。

図10において、図3と同じものには、同じ符号を付してその説明を省略する。 図10の輝度制御回路は、図3の輝度制御回路とほぼ同様であるが、リファレン 25 ス電圧制御回路1内に、画面全体の輝度(表示輝度)を制御するための乗算器4 1が設けられていている点が異なっている。乗算器41に与えられる全体輝度制 御信号W_Gainは、MPU209によって生成される。 5

10

15

MPU209には、操作部208に設けられた各種ボタン221、各種スイッチ222が接続されている。MPU209は、タイマ211を備えている。MPU209には、カメラ205、206が接続されている。各カメラ205、206は自動露光制御機能を備えている。この例では、携帯型電話機本体の前面に取り付けられた第1カメラ205から、露光時間情報がMPU209に送られている。

MPU209は、第1カメラ205からの露光時間情報に基づいて、現在の携帯型電話機の使用環境下での周辺の明るさを推定して、全体輝度制御信号W_Gain を生成する。全体輝度制御信号W_Gain は、例えば、2.0 \sim 0.5の間の値をとる。

具体的には、露光時間が大きいとき、つまり周辺の明るさが暗い場合には、・全体輝度制御信号 W __Gain を小さくする。この結果、乗算器 4 1 から出力されるゲインは、ゲイン算出回路 1 4 によって算出されたゲインより小さくなり、調整後の白側リファレンス電圧 R __Refw'が大きくなるため、表示輝度が低くなる。 反対に、露光時間が小さいとき、つまり周辺の明るさが明るい場合には、全体輝度制御信号 W __Gain を大きくする。この結果、乗算器 4 1 から出力されるゲインは、ゲイン算出回路 1 4 によって算出されたゲインより大きくなり、調整後の白側リファレンス電圧 R __Refw'が小さくなるため、表示輝度が高くなる。

20 なお、第1カメラ205の露光時間情報の代わりに第1カメラ205のAGC ゲイン情報を用いて上記のような制御を行ってもよい。この場合には、AGCゲインが大きい場合に、周辺の明るさが暗いと判定して、全体輝度制御信号W_G ainを小さくする。逆に、AGCゲインが小さい場合に、周辺の明るさが明るいと判定して、全体輝度制御信号W_Gainを大きくする。

25 また、MPU209は、操作部208に設けられた各種ボタン221または各種スイッチ222が操作されたときに、全体輝度制御信号W__Gainを小さくすることによって表示輝度が高くする。そして、一定時間が経過すると、全体輝度

制御信号W Gain を大きくすることによって表示輝度が低くする。

一定時間が経過したか否かは、タイマ211を用いて判定する。具体的には、タイマ211は、ボタン221またはスイッチ222が操作されたときにリセットされ、自動的に計時を開始する。そして、タイマ211によって計時された時間に応じて画面輝度を制御する。たとえば、所定時間以上経過すると、表示輝度を半減させる。

〔4〕第4の実施の形態の説明

図11は、携帯型電話機の概略構成を示している。図11において、図9と同じものには、同じ符号を付してその説明を省略する。

10 この携帯型電話機では、図9の携帯型電話機に比べて、有機ELディスプレイ 214の表示面の向き(上向き、下向き、横向き等)を検出するための向きセン サ207が設けられている点で異なっている。また、この携帯型電話機では、第 1カメラ205からの露光時間情報に基づく表示輝度制御は行なわれていない。

図12は、タイミング制御IC213内に設けられた輝度制御回路の構成と、

15 画面全体の輝度を制御するためのMPU209およびその周辺機器とを示している。

図12において、図3と同じものには、同じ符号を付してその説明を省略する。図12の輝度制御回路は、図3の輝度制御回路とほぼ同様であるが、リファレンス電圧制御回路1内に、画面全体の輝度(表示輝度)を制御するための乗算器41が設けられていている点が異なっている。乗算器41に与えられる全体輝度制御信号W_Gainは、MPU209によって生成される。

MPU209には、操作部208に設けられた各種ボタン221、各種スイッチ222が接続されている。MPU209は、タイマ211を備えている。MP U209には、向きセンサ207が接続されている。

25 MPU209は、向きセンサ207の検出信号に基づいて、有機ELディスプレイ214の表示面の向き(上向き、下向き、横向き等)推定して、全体輝度制御信号W_Gain は、例えば、2.0~

0.5の間の値をとる。

具体的には、有機ELディスプレイ214の表示面が上向きになるほど、全体輝度制御信号W_Gainを小さくすることによって、表示輝度を明るくさせる。全体輝度制御信号W_Gainは、有機ELディスプレイ214の表示面が上向きの場合に小さい値に制御され、有機ELディスプレイ214の表示面が下向きの場合に大きい値に制御され、有機ELディスプレイ214の表示面が横向きのときには中間の値に制御される。

また、MPU209は、上記第3の実施の形態と同様に、操作部208に設けられた各種ボタン221または各種スイッチ222が操作されたときに、全体輝度制御信号W_Gainを小さくすることによって表示輝度が高くする。そして、一定時間が経過すると、全体輝度制御信号W_Gainを大きくすることによって表示輝度が低くする。

なお、有機ELディスプレイ214の表示面の向き(上向き、下向き、横向き等)を、2台のカメラ205、206の露光時間とAGCゲインから検出するようにしてもよい。

つまり、有機ELディスプレイ214の表示面の向きが上向きの場合には、携 帯型電話機本体の前面側が背面側より明るい可能性が高いため、携帯型電話機本 体の前面に取り付けられた第1カメラ205の露光時間が、携帯型電話機本体の 背面に取り付けられた第2カメラ206の露光時間より短くなる(露光時間が同 じ場合にはAGCゲインが小さくなる)と考えられる。

また、反対に、有機ELディスプレイ214の表示面の向きが下向きの場合には、携帯型電話機本体の背面側が前面側より明るい可能性が高いため、携帯型電話機本体の背面に取り付けられた第2カメラ206の露光時間が、携帯型電話機本体の前面に取り付けられた第1カメラ205の露光時間より短くなる(露光時間が同じ場合にはAGCゲインが小さくなる)と考えられる。

そこで、2台のカメラ205、206の露光時間とAGCゲインによって有機 ELディスプレイ214の表示面の向きを判定することができる。

10

15

20

請 求 の 範 囲

1. 有機ELディスプレイの輝度制御方法において、

映像入力信号に基づいて1画面毎に輝度積算値を算出する第1ステップ、およ 5 び

第1ステップによって算出された輝度積算値に基づいて映像入力信号の振幅を 制御し、振幅制御後の映像信号を有機ELディスプレイに供給する第2ステップ、 を備えていることを特徴とする有機ELディスプレイの輝度制御方法。

- 2. 第2ステップは、第1ステップによって算出された輝度積算値が大きいと きに映像入力信号の振幅が小さくなるように、映像入力信号の振幅を制御するこ とを特徴とする請求項1に記載の有機ELディスプレイの輝度制御方法。...
 - 3. 映像入力信号がデジタルの映像信号であり、第2ステップは、デジタルの映像入力信号をアナログの映像信号に変換するためのDA変換器に供給されるリファレンス電圧を、第1ステップによって算出された輝度積算値に基づいて制御することにより、映像入力信号の振幅を制御することを特徴とする請求項1および2のいずれかに記載の有機ELディスプレイの輝度制御方法。
 - 4. DA変換器に供給されるリファレンス電圧には、入力信号の黒レベルに対する発光輝度を規定するための黒側リファレンス電圧と入力信号の白レベルに対する発光輝度を規定するための白側リファレンス電圧とがあり、第2ステップは、
- 20 白側リファレンス電圧を、第1ステップによって算出された輝度積算値に基づい て制御することを特徴とする請求項3に記載の有機ELディスプレイの輝度制御 方法。
 - 5. 有機ELディスプレイの輝度制御回路において、

所与のリファレンス電圧によって規定される入出力特性に基づいて、デジタル 25 映像入力信号をアナログの映像出力信号に変換して、有機ELディスプレイに供 給するDA変換器と、デジタル映像入力信号に基づいて、DA変換器に供給され るリファレンス電圧を制御するリファレンス電圧制御回路とを備えており、

10

5

10

15

20

リファレンス電圧制御回路は、デジタル映像入力信号に基づいて1画面毎に輝度積算値を算出する輝度積算値算出回路と、輝度積算値算出回路によって算出された輝度積算値に基づいて、DA変換器に供給されるリファレンス電圧を制御する電圧調整回路とを備えていることを特徴とする有機ELディスプレイの輝度制御回路。

- 6. DA変換器に供給されるリファレンス電圧には、入力信号の黒レベルに対する発光輝度を規定するための黒側リファレンス電圧と、入力信号の白レベルに対する発光輝度を規定するための白側リファレンス電圧とがあり、電圧調整回路は輝度積算値算出回路によって算出された輝度積算値に基づいて、白側リファレンス電圧を制御することを特徴とする請求項5に記載の有機ELディスプレイの輝度制御回路。
- 7. 電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値が大きいときに、入力信号の白レベルに対する発光輝度が低くなるように、白側リファレンス電圧を制御することを特徴とする請求項6に記載の有機ELディスプレイの輝度制御回路。
- 8. 電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値に基づいて、白側リファレンス電圧を制御するためのゲインを算出するゲイン算出回路、ゲイン算出回路によって算出されたゲインに基づいて、白側リファレンス電圧を制御する制御回路を備えていることを特徴とする請求項6および請求項7のいずれかに記載の有機ELディスプレイの輝度制御回路。
- 9. ゲイン算出回路は、入力される輝度積算値が所定値以下である場合には出力ゲインを一定値とし、入力される輝度積算値が所定値を越える場合には入力される輝度積算値が大きいほど出力ゲインを小さくさせる入出力特性を有しており、制御回路はゲインが小さいほど入力信号の白レベルに対する発光輝度が低くなる
- 25 ように、白側リファレンス電圧を制御するものであることを特徴とする請求項8 に記載の有機ELディスプレイの輝度制御回路。
 - 10. 電圧調整回路は、輝度積算値算出回路によって算出された輝度積算値に

5

基づいて、白側リファレンス電圧を制御するための第1のゲインを算出するゲイン算出回路、ゲイン算出回路によって算出されたゲインに外部から与えられる第2のゲインを乗算する乗算回路および乗算回路の乗算結果である第3のゲインに基づいて、白側リファレンス電圧を制御する制御回路を備えていることを特徴とする請求項6および請求項7のいずれかに記載の有機ELディスプレイの輝度制御回路。

- 11. ゲイン算出回路は、入力される輝度積算値が所定値以下である場合には出力ゲインを一定値とし、入力される輝度積算値が所定値を越える場合には入力される輝度積算値が大きいほど出力ゲインを小さくさせる入出力特性を有しており、制御回路は第3のゲインが小さいほど入力信号の白レベルに対する発光輝度
- 10 り、制御回路は第3のゲインが小さいほど入力信号の白レベルに対する発光輝度 が低くなるように、白側リファレンス電圧を制御するものであることを特徴とす る請求項10に記載の有機ELディスプレイの輝度制御回路。
 - 12. 自動露光制御機能を有するカメラと有機ELディスプレイを備えた携帯 型電話機において、
- 15 カメラの露光制御情報に基づいて、周辺の明るさを判定する判定手段、 判定手段によって判定された周辺の明るさに基づいて、有機ELディスプレイ の表示輝度を制御する表示輝度制御手段を備えていることを特徴とする携帯型電 話機。
- 13. 表示輝度制御手段は、判定手段によって判定された周辺の明るさが暗い 30 場合には有機ELディスプレイの表示輝度が低くなり、判定手段によって判定された周辺の明るさが明るい場合には有機ELディスプレイの表示輝度が高くなるように、有機ELディスプレイの表示輝度を制御するものであることを特徴とする請求項12に記載の携帯型電話機。
- 14. カメラの露光制御情報は、露光時間情報およびAGCゲイン情報のうち 25 から選択された1つであることを特徴とする請求項12および13のいずれかに 記載の携帯型電話機。
 - 15. 有機ELディスプレイを備えた携帯型電話機において、

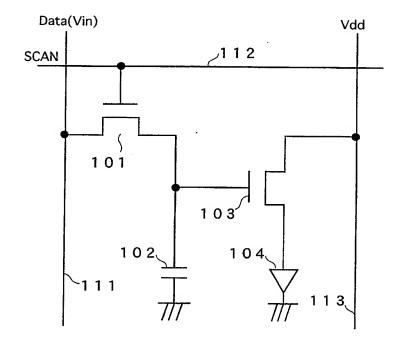
有機ELディスプレイの表示面の向きを検出する検出手段、

検出手段によって検出された有機ELディスプレイの表示面の向きに基づいて、 有機ELディスプレイの表示輝度を制御する表示輝度制御手段を備えていること を特徴とする携帯型電話機。

5 16. 表示輝度制御手段は、有機ELディスプレイの表示面の向きが上向きである場合には有機ELディスプレイの表示輝度が高くなり、有機ELディスプレイの表示面の向きが下向きである場合には有機ELディスプレイの表示輝度が低くなるように、有機ELディスプレイの表示輝度を制御するものであることを特徴とする請求項15に記載の携帯型電話機。

1/11

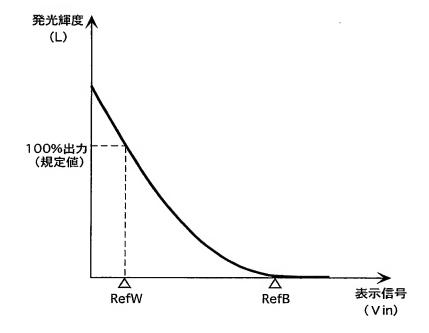
第1図



WO 03/058593

2/11

第2図



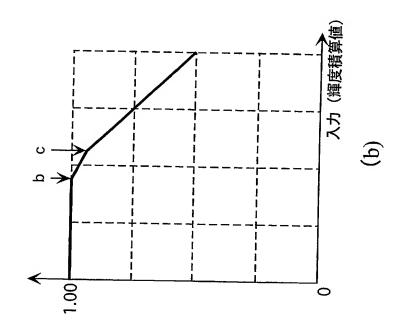
3/11

有機EL ディスプレ OAO DAC VDAC DAC DAC DAC RefW' RefW 2 B_RefW→ G_RefW→ R_RefW→ B_RefB -G_RefB-R_RefB က ゲイン算出 輝度積算 LPF 丫生成 G_in_

第3図

第4図

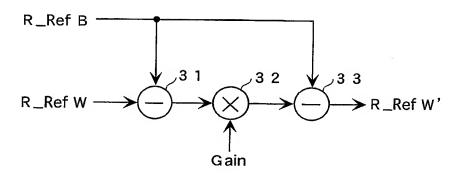
4/11



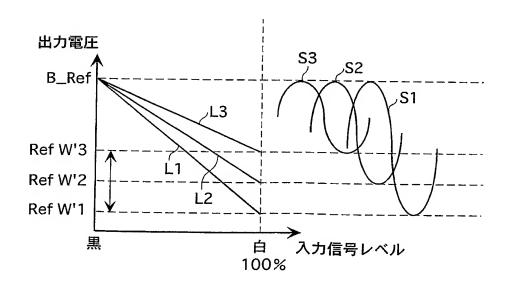
がインGain a 1.00 0.75 0.50 0.25 0.25 0.25 0.25 0.25 0.25 (a)

5/11

第5図



第6図



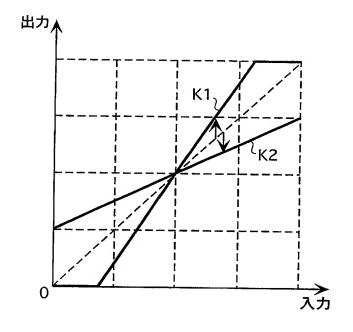
6/11

有機EL ディスプレイ OAO 6 DAC DAC DAC RefW. Ref電圧 G_RefW→ _RefW → R_RefW→ Ref B-G_RefB B_RefB Bグムン補圧 က മ 輝度制御W_Gain G_Gain 5 2 _Gain → (× 5 3 R_Gain 2 က ゲイン算出 輝度積算 丫生成 Щ ۵. <u>က</u>် മ

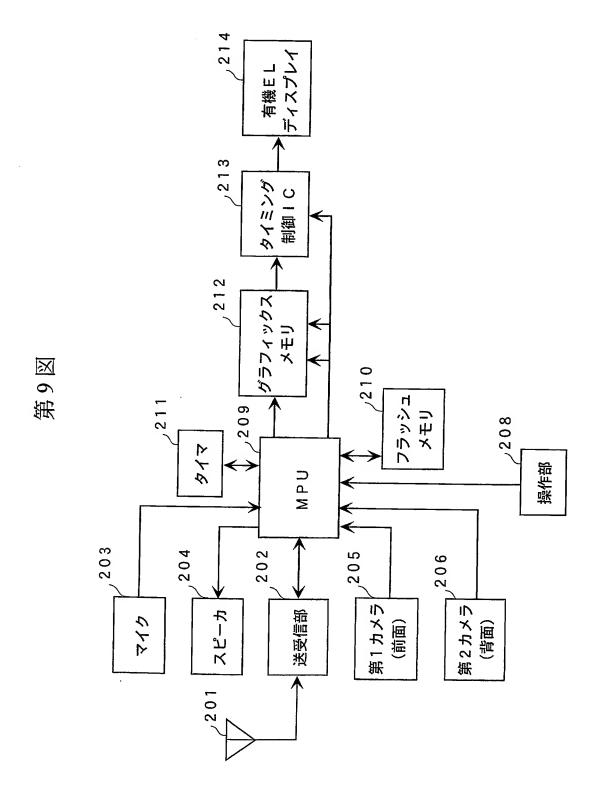
第7図

7/11

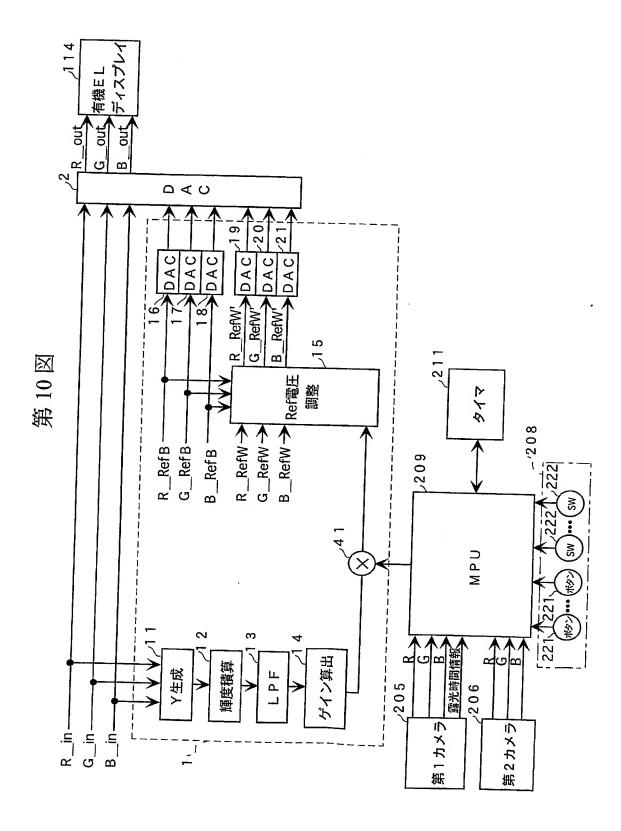
第8図



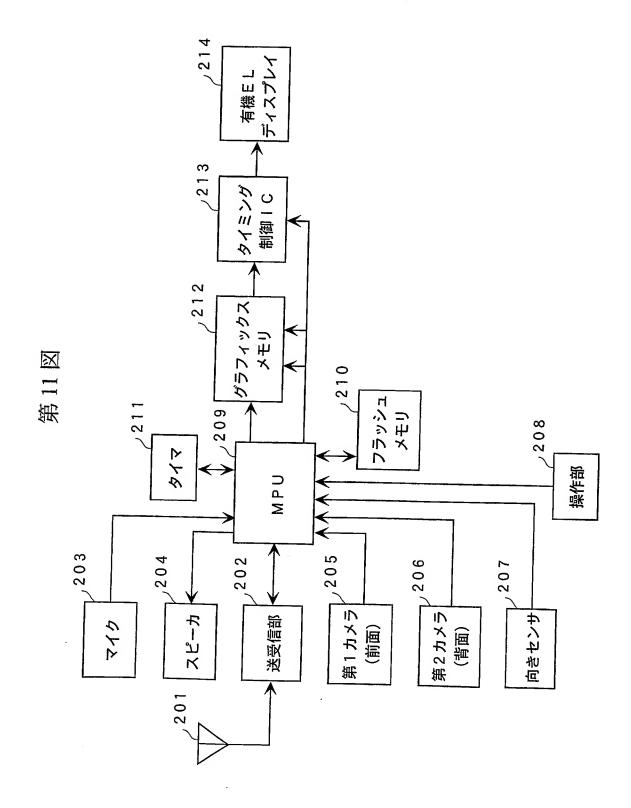
8 / 11



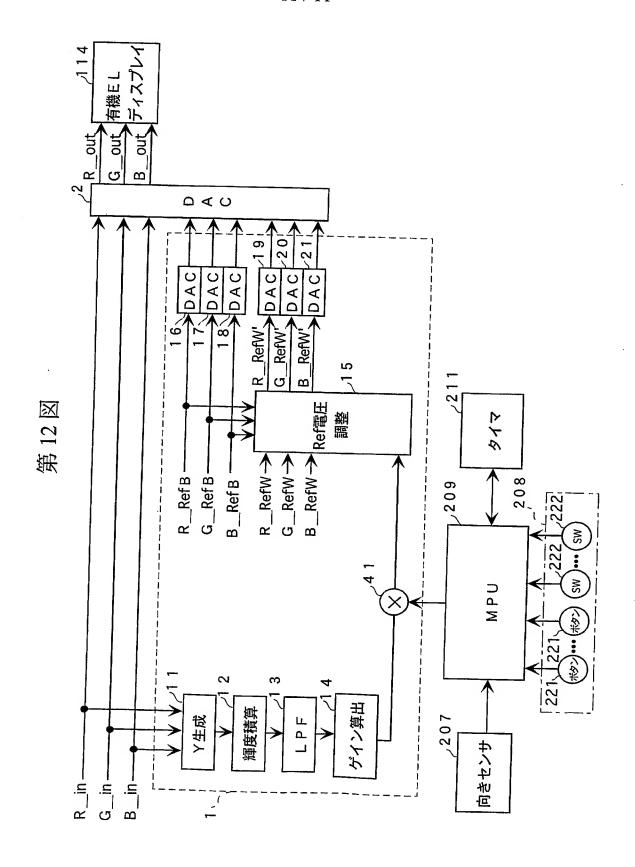
9/11



10/11



11/11



International application No.
PCT/JP02/13728

A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ G09G3/30, G09G3/20					
4110	Inc.cr				
According t	According to International Patent Classification (IPC) or to both national classification and IPC				
j .	S SEARCHED				
	ocumentation searched (classification system followed C1 G09G3/30, G09G3/20	by classification symbols)			
1110.	CI G09G3/30, G09G3/20				
3	tion searched other than minimum documentation to the 1926–1996	The state of the s			
Koka	i Jitsuyo Shinan Koho 1971-2003	Jitsuyo Shinan Toroku Koh	o 1996–2003		
Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sea	rch terms used)		
2 2001	CONSTRUCTOR TO DE DEL FUANT				
	MENTS CONSIDERED TO BE RELEVANT		N		
Category*	Citation of document, with indication, where ap		Relevant to claim No.		
	JP 6-350943 A (Fujitsu Gener 22 December, 1994 (22.12.94),				
Y	Par. Nos. [0004] to [0015]; F	Figs. 1 to 4	1-9		
A	Par. Nos. [0004] to [0015]; Family: none)	Figs. 1 to 4	10-11		
Y	JP 10-268832 A (Matsushita E	lectric Industrial	1-9		
	Co., Ltd.), 09 October, 1998 (09.10.98),				
	Par. Nos. [0006] to [0021]; F	Figs. 1 to 3			
	(Family: none)				
× Furth	er documents are listed in the continuation of Box C.	See patent family annex.			
	categories of cited documents: ent defining the general state of the art which is not	"T" later document published after the inte priority date and not in conflict with the	he application but cited to		
conside	red to be of particular relevance document but published on or after the international filing	understand the principle or theory und document of particular relevance; the	lerlying the invention		
date "L" document which may throw doubts on priority claim(s) or which is		considered novel or cannot be conside step when the document is taken alone	ered to involve an inventive		
special	establish the publication date of another citation or other reason (as specified) ent referring to an oral disclosure, use, exhibition or other	"Y" document of particular relevance; the considered to involve an inventive ste combined with one or more other such	p when the document is		
means "P" docum	ent published prior to the international filing date but later	combination being obvious to a person document member of the same patent	n skilled in the art		
than the priority date claimed		Date of mailing of the international sear	ch report		
	pril, 2003 (01.04.03)	15 April, 2003 (15.			
Name and m	ailing address of the ISA/	Authorized officer			
Japanese Patent Office					
Facsimile No.		Telephone No.			

Form PCT/ISA/210 (second sheet) (July 1998)

PCT/JP02/13728

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 11-275386 A (Matsushita Electric Industrial Co., Ltd.), 08 October, 1999 (08.10.99), Par. Nos. [0011] to [0031]; Figs. 1 to 4 & WO 99/45703 A1	1-9
Y	JP 9-147101 A (Sony Corp.), 06 June, 1997 (06.06.97), Par. No. [0002] (Family: none)	1-9
Y	JP 2000-221945 A (Victor Company Of Japan, Ltd.), 11 August, 2000 (11.08.00), Full text; Figs. 1 to 9 (Family: none)	1-9
Y	JP 2001-350450 A (Matsushita Electric Industrial Co., Ltd.), 21 December, 2001 (21.12.01), Par. Nos. [0008] to [0028]; Figs. 1 to 6 (Family: none)	3-9
Y	JP 2000-56730 A (Canon Inc.), 25 February, 2000 (25.02.00), Par. Nos. [0050], [0106] to [0108]; Fig. 5 (Family: none)	1-9
Y	JP 2001-184015 A (Seiko Epson Corp.), 06 July, 2001 (06.07.01), Par. No. [0009] (Family: none)	12-16
Y	JP 2001-109434 A (Fuji Photo Film Co., Ltd.), 20 April, 2001 (20.04.01), Par. Nos. [0032], [0036] to [0038], [0053] to [0056], [0070]; Figs. 1 to 3 (Family: none)	12-14
Y	JP 2001-320454 A (Fuji Photo Film Co., Ltd.), 16 November, 2001 (16.11.01), Par. Nos. [0019] to [0021]; Figs. 1 to 2 (Family: none)	12-14
Y	JP 8-123385 A (Ricoh Co., Ltd.), 17 May, 1996 (17.05.96), Par. Nos. [0009] to [0019]; Figs. 1 to 3 (Family: none)	15-16
Y	JP 2001-22319 A (Matsushita Electric Industrial Co., Ltd.), 26 January, 2001 (26.01.01), Par. Nos. [0100] to [0105]; Figs. 1 to. 2, 12 (Family: none)	15-16

International application No.
PCT/JP02/13728

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No
	•	Relevant to claim No.
A	JP 2000-89712 A (Canon Inc.), 31 March, 2000 (31.03.00), Par. Nos. [0040] to [0049]; Fig. 5 (Family: none)	12-10
		~
	·	

Form PCT/ISA/210 (continuation of second sheet) (July 1998)

International application No.
PCT/JP02/13728

Box I	Observations where certain claims were found unsearchable (Continuation of item 2 of first sheet)
This inter	rnational search report has not been established in respect of certain claims under Article 17(2)(a) for the following reasons:
٠	
	Claims Nos.: because they relate to subject matter not required to be searched by this Authority, namely:
	because they relate to subject matter not required to be searched by this Authority, namely:
	Claims Nos.: because they relate to parts of the international application that do not comply with the prescribed requirements to such an extent that no meaningful international search can be carried out, specifically:
3.	Claims Nos.:
	because they are dependent claims and are not drafted in accordance with the second and third sentences of Rule 6.4(a).
Вох П	Observations where unity of invention is lacking (Continuation of item 3 of first sheet)
	rnational Searching Authority found multiple inventions in this international application, as follows:
contr to a	e inventions of claims 1-4 relate to an organic EL display luminance rol method controlling the amplitude of a video input signal according luminance accumulation value. e inventions of claims 5-11 relate to an organic EL display luminance
contr	rol circuit having a voltage adjusting circuit for controlling the
	rence voltage of the DA converter according to a luminance accumulation
value - The	e. e inventions of claims 12-14 relate to a cellular telephone having the
organ	nic EL display which judges the brightness around according to ntinued to extra sheet)
	As all required additional search fees were timely paid by the applicant, this international search report covers all searchable
	claims.
	As all searchable claims could be searched without effort justifying an additional fee, this Authority did not invite payment of any additional fee.
	As only some of the required additional search fees were timely paid by the applicant, this international search report covers only those claims for which fees were paid, specifically claims Nos.:
سا	No required additional search fees were timely paid by the applicant. Consequently, this international search report is restricted to the invention first mentioned in the claims; it is covered by claims Nos.:
Remark o	on Protest The additional search fees were accompanied by the applicant's protest.
	No protest accompanied the payment of additional search fees.
	× p

Form PCT/ISA/210 (continuation of first sheet (1)) (July 1998)

International application No.
PCT/JP02/13728

Continuation of Box No.II of continuation of first sheet(1)

the camera exposure control information and controls the display luminance.

- The inventions of claims 15-16 relate to a cellular telephone having the organic EL display which controls the display luminance according to the direction of the display screen.

Form PCT/ISA/210 (extra sheet) (July 1998)

発明の属する分野の分類(国際特許分類(IPC)) Int. C17 G09G3/30, G09G3/20 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. C17 G09G3/30, G09G3/20 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1926-1996年 日本国公開実用新案公報 1971-2003年 日本国登録実用新案公報 1994-2003年 日本国実用新案登録公報 1996-2003年 国際調査で使用した電子データベース (データベースの名称、調査に使用した用語) JICST 関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 6-350943 A (株式会社富士通ゼネラル) 1994. 12. 22, 段落番号【0004】-【0015】, 図1-図4 Y 1 - 9段落番号【0004】-【0015】, 図1-図4 Α 10 - 11(ファミリーなし) Y JP 10-268832 A (松下電器産業株式会社) 1 - 91998.10.09, 段落番号【0006】-【0021】, 図 1-図3 (ファミリーなし) x C欄の続きにも文献が列挙されている。 □ パテントファミリーに関する別紙を参照。 * 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献 (理由を付す) 上の文献との、当業者にとって自明である組合せに 「〇」口頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際調査を完了した日 国際調査報告の発送日 15.04.03 01.04.03 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 2G | 9707 日本国特許庁 (ISA/JP) 橋本 直明 /印 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 電話番号 03-3581-1101 内線 3225

様式PCT/ISA/210 (第2ページ) (1998年7月)

国際調査報告

C (続き). 関連すると認められる文献				
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときに	は、その関連する箇所の表示	関連する 請求の範囲の番号	
Y	JP 11-275386 A(松下電器1999.10.08,段落番号【0011-図4,&WO 99/45703 A	1]-[0031],図	1-9	
Y	JP 9-147101 A (ソニー株式 1997.06.06 段落番号【0002】 (ファミリーなし)	会社)	1-9	
Y	JP 2000-221945 A (日本 2000.08.11,全文,図1-9 (1-9	
Y	JP 2001-350450 A(松下 2001.12.21, 段落番号【000 1-図6(ファミリーなし)		3 – 9	
Y	JP 2000-56730 A (キャノ 2000. 02. 25, 段落番号【005 【0108】, 図5 (ファミリーなし)		1-9	
Y	JP 2001-184015 A (セイ 2001.07.06, 段落番号【000	* * * * * * * * * * * * * * * * * * * *	12-16	
Y	JP 2001-109434 A (富士 2001.04.20, 段落番号【003 【0038】, 【0053】-【0056 -3 (ファミリーなし)	2], [0036] -	12-14	
Y	JP 2001-320454 A (富士 2001. 11. 16, 段落番号【001 1-2 (ファミリーなし)		12-14	
Y	JP 8-123385 A (株式会社リ 1996.05.17, 段落番号【000 1-3 (ファミリーなし)	· · · · · · · · · · · · · · · · · · ·	15-16	
Y	JP 2001-22319 A (松下電 2001.01.26, 段落番号【010 1-2, 12 (ファミリーなし)		15-16	
A	JP 2000-89712 A (キャノ 2000.03.31, 段落番号【004 5 (ファミリーなし)		15-16	
	•			

様式PCT/ISA/210 (第2ページの続き) (1998年7月)

第1欄 請求の範囲の一部の調査ができないときの意見 (第1ページの2の続き)	
法第8条第3項 (PCT17条(2)(a)) の規定により、この国際調査報告は次の理由により請求の範囲の一部につい成しなかった。	て作
1. □ 請求の範囲は、この国際調査機関が調査をすることを要しない対象に係るものであるつまり、	٥
2. □ 請求の範囲 は、有意義な国際調査をすることができる程度まで所定の要件を満たしてない国際出願の部分に係るものである。つまり、	'ひゝ
3. 請求の範囲は、従属請求の範囲であってPCT規則6.4(a)の第2文及び第3文の規定 従って記載されていない。	に
第Ⅱ欄 発明の単一性が欠如しているときの意見 (第1ページの3の続き)	
次に述べるようにこの国際出願に二以上の発明があるとこの国際調査機関は認めた。	
○請求の範囲1−4は、輝度積算値に基づいて映像入力信号の振幅を制御する有機ELディスプレイの輝度制御方法に関するものである。 ○請求の範囲5−11は、輝度積算値に基づいてDA変換器のリファレンス電圧を制御する電圧調整回路有する有機ELディスプレイの輝度制御回路に関するものである。 ○請求の範囲12−14は、カメラの露光制御情報に基づいて周辺の明るさを判定し表示輝度を制御する有機ELディスプレイを備えた携帯型電話機に関するものである。 ○請求の範囲15−16は、表示面の向きに基づいて有機ELディスプレイの表示輝度を制御する携帯型電話機に関するものである。	1
1. x 出願人が必要な追加調査手数料をすべて期間内に納付したので、この国際調査報告は、すべての調査可能な請の範囲について作成した。	求
2. 自加調査手数料を要求するまでもなく、すべての調査可能な請求の範囲について調査することができたので、 加調査手数料の納付を求めなかった。	追
3. 出願人が必要な追加調査手数料を一部のみしか期間内に納付しなかったので、この国際調査報告は、手数料の付のあった次の請求の範囲のみについて作成した。	納
4. U 出願人が必要な追加調査手数料を期間内に納付しなかったので、この国際調査報告は、請求の範囲の最初に記されている発明に係る次の請求の範囲について作成した。	載
追加調査手数料の異議の申立てに関する注意 ② 追加調査手数料の納付と共に出願人から異議申立てがあった。 ② 追加調査手数料の納付と共に出願人から異議申立てがなかった。	

様式PCT/ISA/210 (第1ページの続葉 (1)) (1998年7月)